

## 2021臺大系統晶片中心前瞻技術論壇

# AI-on-Chip

WEBEX  
LIVE 

日期：10月5日(星期二)下午13:30 - 17:30 · 地點：國立臺灣大學博理館201會議室

隨著AI技術的快速發展與應用的全面普及，邊緣AI晶片的需求量大幅增加，帶動AI-on-Chip技術開發的蓬勃發展。邊緣AI晶片面臨功耗與成本等各層面的限制，如何達到其設定之AI系統性能與整合現有AI開發平台，從輕量神經網路設計、低功耗硬體架構、系統晶片整合，都是極具挑戰的問題，背後也代表著突破性的工程創新與龐大商機。本論壇將針對AI-on-Chip技術，分別邀請台灣產學界的專家進行專題介紹，主題包括小晶片設計、AI晶片未來發展、邊緣AI計算、神經網路架構設計、與AI新創分享，同時並舉辦互動座談，使與會者能進一步與專家交流意見，探討台灣在這領域的發展與前景。

時間	議程／講題	主講人	主持人
13:30 - 13:40	開幕	臺大 SoC 中心 陳良基主任 台灣人工智慧晶片聯盟 張世杰副會長	
13:40 - 14:05	Enabling application-specific AI processing	陳維超 數位長 / 資深副總 英業達股份有限公司	臺大 SoC 中心 楊佳玲教授
14:05 - 14:30	Chiplet design for edge computing	李桓瑞 智能運算專案技術總監 凌陽科技股份有限公司	
14:30 - 14:55	Future of AI-on-Chip	林功藝 技術長 神盾股份有限公司	
14:55 - 15:15	Coffee Break		
15:15 - 15:40	AI computing on edge devices	林建宏 處長 聯發科技股份有限公司	臺大 SoC 中心 吳安宇教授
15:40 - 16:05	Edge AI is key to post-covid world	劉峻誠 創辦人暨執行長 耐能智慧股份有限公司	
16:05 - 16:30	Neural Network Architecture Development, Applications, and Spinoff	林永隆 清華講座教授 清華大學資訊工程學系	
16:30 - 17:30	Panel discussion		臺大 SoC 中心 闕志達教授

\* 因應新型冠狀病毒(COVID-19)疫情，主辦單位將視疫情狀況調整活動內容與進行方式，若有相關異動將公布於本中心網頁。



報名網址：<http://soc.ee.ntu.edu.tw/www/>

主辦單位： 國立臺灣大學  
系統晶片中心  
Center National Taiwan University

協辦單位： 台灣人工智慧晶片聯盟、臺灣大學電子工程學研究所  
AI on Chip Taiwan Alliance

聯絡人：王小姐 ytwang.ntu@gmail.com Tel：02-33663531 · 周小姐 miachou.ntu@gmail.com Tel：02-33669909